# Review af projekt d. 24/11 2017

Fin form, skrevet i Latex.

Mangler opdatering af versionshistorie, samt opdatering af ordforklaring

For analyse: Fin idé, giver et godt billede af hvilke idéer vi har haft inden arkitekturen. Dyse i 4.5 side 31, ”Opdater formulering af Dyse”.

Use case 1: Er der en- eller to-vejs kommunikation? Der står at brugeren manuelt skal starte den i domænemodellen. Opdatér use case SD rpi uden trykker start på brugergrænseflade.

Klassediagram usecase 1 klasserne skal forbindes

Overskrift 3.4.12 skal være usecase 2.

3.4.17 association i stedet for komposition, da webserveren og controllerklassen ikke har samme levetid.

Hardware design af batteri: omformuler tekst om Batteri samt de 2 (som faktisk er 3) punkter til hvorfor vi kun har 1 batteri.

Husk at beskrive hvad vores spændingsregulatorer skal forsyne.

Der vil falde en del effekt over dioderne, der skal nok beskrives hvorfor de er anvendt i stedet for at det er blevet anbefalet af værkstedet.

H- Bro: transistoren skal muligvis ændres til en mosfet, havde den anden gruppe erfaring med.

H-bro, opstilling: åbner transistorer direkte fra en PSoC, kan der laves høj nok spænding til at transistoren åbnes?

Vi mangler at lave modellen for N+1, burde nok lægges ind også.